

DDS130/DDS30 – das eigene Softwareinterface programmieren

Die beiden mikroprozessorgesteuerten Funktionsgeneratoren DDS130 und DDS30 sind nicht nur über eine PC-Schnittstelle bzw. die internen Bedienelemente steuerbar, ihre Kommunikationsschnittstelle bietet sich für weitere Steuerungsmöglichkeiten an. Mit der hier aufgeführten Offenlegung und Beschreibung der Übertragungsprotokolle eröffnen sich dem ambitionierten Programmierer genau diese Möglichkeiten. Eine Demosoftware ermöglicht die ersten praktischen Schritte dahin.

Schnittstelle offengelegt

Der Funktionsgenerator DDS130 wurde so konzipiert, dass die gesamte Bedienung des Geräts über eine PC-Software erfolgt. Mit Kenntnis des Kommunikationsprotokolls ist aber auch eine Integration des Funktionsgenerators in ein eigenes Projekt bzw. in eine eigene Anwendung möglich, und zwar unabhängig von der beiliegenden PC-Software. Diese Möglichkeit ergibt sich ebenso für den DDS30, mit beiden lässt sich über dasselbe Protokoll kommunizieren. Da der DDS30 als autarkes Gerät konzipiert wurde, muss zur Ansteuerung durch ein externes Gerät zuerst am DDS30 eine USB-Schnittstelle installiert werden. Zur Ansteuerung beider Geräte steht eine Demosoftware und die Protokollbeschreibung [1] zur Verfügung.

USB-Schnittstelle für DDS30

Anders als der DDS130 verfügt der DDS30 nicht über eine eigene USB-Schnittstelle. Jedoch befinden sich an der Stiftleiste ST2 des DDS30 alle notwendigen Daten- und Versorgungsleitungen, um eine USB-Schnittstelle mit einfachen Mitteln nachzurüsten. Für die Nachrüstung einer USB-Schnittstelle eignen sich hervorragend das Mini-USB-Modul UM2102 [2] sowie das optisch getrennte USB-Modul UO2102 [3], welches zusätzlich eine galvanische Trennung zwischen dem PC und dem DDS30 erzeugt. Durch die galvanische Trennung werden zusätzlich eventuelle Störsignale verhindert, die über das USB-Kabel in den Signalpfad des DDS30 gelangen könnten.

In den Tabellen 1 bis 3 sind die für die Datenkommunikation der einzelnen Komponenten relevanten Stiftleisten und deren Pins aufgelistet. In den zugehörigen Bildern 1 und 2 sind die jeweiligen Anschlussverbindungen des DDS30 mit dem UM2102 bzw. dem U02102 dargestellt.

Firmware-Update für DDS30

Damit der DDS30 mit der Demosoftware verwendet werden kann, muss zunächst ein Firmware-Update auf die Version 2.0 oder höher eingespielt werden. Erst durch dieses Update werden die benötigten Kommunikationsprotokolle über die UART-Schnittstelle aktiviert.

Dazu ist der Bootloader des DDS30 über den Menüpunkt 5.5 Firmwareupdate zu starten und das auf der Produktseite bereitgestellte Firmware-Update über die Updatesoftware zu installieren.

Verbindung des DDS30 mit dem PC

Der Zugriff auf den DDS30 erfolgt mittels virtuellem COM-Port (VCP). Hierfür muss zuvor der entsprechende Treiber von Silabs auf dem System installiert werden. Die Verbindung des DDS30 mit dem PC über den VCP kann mit einem beliebigen Terminalprogramm getestet werden, beispielsweise HTerm [4]. Die Verbindungseinstellungen für die Verbindung zum COM-Port finden sich in Tabelle 4. Der entsprechende Treiber für den DDS130 für die USB-Kommunikation liegt sowohl der beiliegenden PC-Software als auch der Demosoftware bei. Die benötigten Kommunikationsparameter für die USB-Verbindung finden sich in Tabelle 5.

Das Kommunikationsprotokoll

Beide Funktionsgeneratoren nutzen ein Kommunikationsprotokoll, welches dem des 5x5x5-RGB-Cube oder des ID100 stark ähnelt. Die Datenübertragung an den DDS30 bzw. DDS130 erfolgt in einem festen Kommunikationsrahmen (siehe Tabelle 6).

Bei der Übertragung gibt es zwei Steuerzeichen, die in den zu übertragenden Daten nicht vorkommen dürfen: Das Start-Zeichen (0x02) und das Escape-Zeichen (0x10). Wenn eines dieser Steuerzeichen in der Länge, den Nutzdaten oder der Prüfsumme



Bild 2: Anschluss des DDS30 an das USB-Interface UO2102

Pinbelegung der relevanten Daten- und Versorgungsleitungen beim DDS30

	Stiftleiste	Pin	Funktion	
abelle 1	ST2	1 & 2	Masse	
	ST2	9	RxD out	
	ST2	11	TxD in	
	ST2	13 & 14	+5 V	

Pinbelegung der relevanten Daten- und Versorgungsleitungen beim UM2102

വ	Stiftleiste	Pin	Funktion		
elle	ST2	3 & 4	TxD out		
abe	ST2	5 & 6	RxD in		
F-	ST2	7 & 8	Masse		

Pinbelegung der relevanten Daten- und Versorgungsleitungen beim UO2102

	Stiftleiste	Pin	Funktion
Ŋ	ST1	1 & 2	+5 V
elle	ST1	3	RxD in
ab	ST1	4	TxD out
	ST1	5 & 6	Masse

Kommunikationsparameter für VCP-Verbindung mit DDS30

	Baudrate	115200
	Datenbits	8
)	Parität	none/keine
	Stoppbits	1

Kommunikationsparameter für USB-Verbindungen mit DDS130

	VID	0x18EF
	PID	0×E010
	Baudrate	76800
	Datenbits	8
	Parität	none/keine
	Stoppbits	1

Kommunikationsrahmen

Tabelle 4

Taballa

Tabelle

Inhalt	Bytezahl	Beschreibung
Startzeichen	1	STX (0x02), kennzeichnet Befehlsbeginn
Paketnummer	1	ungenutztes Byte des Protokolls, immer 0x00
Nutzdatenlänge	2	Anzahl der Nutzdaten (Befehl und Parameter) im Rahmen
Befehl	1	Befehl (siehe Tabelle 4)
Parameter	0 bis n	Parameter des Befehls (siehe Tabelle 4)
Prüfsumme	2	CRC16 (Prüfsumme) aller vorigen Byte

enthalten ist, wird diesem das Escape-Zeichen vorangestellt und das höchstwertige Bit (0x80) gesetzt. Hieraus ergeben sich folgende Umsetzungen: 0x02 wird zu 0x1082 und 0x10 wird zu 0x1090. Die einzelnen Befehle mit Parameterbeschreibungen können den Tabellen 7a-c entnommen werden. Bei allen 16-Bit- (2 Byte) und 32-Bit-Werten (4 Byte) wird das jeweils höchstwertige Byte zuerst übertragen (Big Endian).

Das folgende Beispiel zeigt die zu sendenden Byte, die die Verbindung des DDS mit einem PC aktiviert:

Zur Sicherung der Übertragung wird aus den zu übertragenden Daten eine Prüfsumme (CRC) mit einer Länge von 16 Bit (2 Byte) berechnet. Die Parameter für die Berechnung sind der Initialwert (0xFFFF) und das CRC-Polynom (0x8005). Details zur Prüfsummenberechnung sind beispielsweise auf Wikipedia [5] zu finden. In der Demosoftware wird für die Berechnung eine eigene "CRC16"-Klasse verwendet, die die CRC-Berechnung letztlich durchführt. Nach der Initialisierung wird die Prüfsumme durch Übergabe der Daten an die Shift-Methoden berechnet. Hierbei ist zu beachten, dass zuvor die Steuerzeichen aus der Länge und den Nutzdaten ersetzt werden müssen, bevor diese an die Shift-Methoden übergeben werden. Anschließend werden eventuelle Steuerzeichen aus dem errechneten CRC entfernt und zusammen mit den übrigen Daten an das Gerät übertragen. Die Antwort des Geräts setzt sich nach demselben Muster zusammen, einzig das Feld für die Parameter wird durch die Nutzdaten der Antwort ersetzt. In der Demosoftware sind Routinen definiert, die die Byte eines Befehls automatisch anhand des Befehlszeichens und der Parameter erzeugen und die die Nutzdaten aus der Antwort auf einen gesendeten Befehl extrahieren. Die Kommunikationsprotokolle des 5x5x5-RGB-Cube oder des ID100 unterscheiden sich nur durch das Fehlen der Paketnummer.

Verfügbare Befehlszeichen

Bevor mit dem DDS30 bzw. DDS130 über eine PC-Software kommuniziert werden kann, muss die Verbindung mittels des Befehlszeichens "x" und des Parameters 0x01 (siehe Befehlszeichenübersicht in den Tabellen 7a-c) initialisiert bzw. aktiviert werden. Das DDS130 besitzt auf der Vorderseite unterhalb der LED zur Energieversorgung eine LED, die den aktuellen Status der Geräteverbindung anzeigt. Das DDS30 zeigt die aktive Verbindung im Display an. Nach Ansteuerung des DDS muss mit demselben Befehl und dem Parameter 0x00 die Verbindung zwischen DDS und PC-Software wieder getrennt werden, um einen konsistenten Zustand des Geräts zu gewährleisten. Das erfolgreiche Umschalten des Verbindungsstatus wird mit einem 0x06 (ASCII-Zeichen für ein Acknowledge/Bestätigung) quittiert.

Beide Geräte besitzen drei Betriebsmodi: einen Standard-, einen Wobble- und einen Modulationsmodus. Der Betriebsmodus kann mit dem Befehl "e" (0x65) gesetzt und mit "E" (0x45) ausgelesen werden.

Bei den Befehlen zum Setzen ("f"/0x66) und Auslesen ("F"/0x46) der Frequenz wird der jeweilige Wert in Form von vier Byte ausgedrückt. Der DDS30 und der DDS130 erzeugen Frequenzen zwischen 0,25 Hz bis 30 MHz in einem Intervall von 0,25 Hz. Die zu setzende Frequenz wird zuerst mit 100 multipliziert, um sich möglicher Dezimalstellen zu entledigen. Dieser Wert wird, ausgedrückt als 32-Bit-Zahl (Big Endian), zur Kommunikation genutzt. Infolgedessen ergibt sich beispielsweise für die Frequenz 2.150.300,75 Hz folgendes Muster:

```
Parameter 1: (215030075 >> (0 * 8)) & 0xFF = 0x0C
Parameter 2: (215030075 >> (1 * 8)) & 0xFF = 0xD1
Parameter 3: (215030075 >> (2 * 8)) & 0xFF = 0x19
Parameter 4: (215030075 >> (3 * 8)) & 0xFF = 0x3B
```

Diese Vorgehensweise kann beispielhaft für alle Parameter angewandt werden, die mehr als 1 Byte benötigen.

Ansteuerung mit der Demosoftware

Die mit ihrem Quelltext veröffentlichte Demosoftware zeigt eine Ansteuerung des DDS30 bzw. DDS130 anhand des zuvor erläuterten Protokolls. Sie ist eine Konsolenanwendung und wurde in der Sprache C# für das .NET-Framework 3.5 erstellt. Die Bearbeitung und das Starten können beispielsweise über eine der kostenlos verfügbaren Visual-Studio-Express-Versionen [6] erfolgen. Sowohl der DDS30 als auch der DDS130 lassen sich über die Demosoftware ansprechen, eine entsprechende Auswahl erfolgt beim Starten der Software. Nach einer erfolgreichen Verbindung kann einer von vier Menüpunkten ausgewählt werden, die jeweils einzelne mögliche Befehle der Befehlstabelle verdeutlichen. Hierzu gehören die explizite Aktivierung und Deaktivierung der PC-Verbindung zum DDS (Befehl "x"), jeweils die Ausgabe und Änderung der aktuellen Frequenz (Befehle "f" und "F") und der aktuellen Signalform (Befehl "s" und "S") sowie eine Ausgabe aller aktuell gesetzten Einstellungen des Geräts (Befehl "P"). Die genutzten Klassen für die Gerätekommunikation und der unter Umständen dazugehörigen DLL für die USB-Verbindung, zur Prüfsummenberechnung und der Generierung der Ansteuerungsbefehle können in eigene Projekte übernommen und ELV genutzt werden.

Weitere Infos:

- Download der Demosoftware mit folgenden Web-Codes: DDS130: #1282
 DDS30: #1283
- [2] UM2102 mehr unter Web-Code: #1269
- [3] U02102 mehr unter Web-Code: #1270
- [4] HTerm zur Kommunikation des DDS30 über VSP ohne separate Software: www.der-hammer.info/terminal
- [5] Wikipedia-Artikel zur Prüfsummenberechnung: http://de.wikipedia.org/wiki/Zyklische_Redundanzprüfung
- [6] Kostenlose Entwicklungsumgebung: Microsoft Visual Studio 20XX Express unter: www.elv.de/l/?l=visualstudio

⁹ -W

Gemeinsame Betenle							
Beschreibung	Befehl	Parameter (Anzahl der Byte)	Parameteri	nformationen	Antwort		
PC-Verbindung aktivieren	x (0x78)	Status (1 Byte)	0x00: 0x01:	PC-Verbindung deaktivieren PC-Verbindung aktivieren	ACK NAK (*1)		
Geräteversion auslesen	V (0x56)	kein Parameter notwendig	-	-	Version (2 Byte) 100 bedeutet v1.00		
Frequenz einstellen	f (0x66)	Frequenz (/ Rute)	Auflösung:	0,01 Hz	АСК		
riequenz emstetten	1 (0,00)	riequenz (4 byte)	Bereich:	0,25 Hz – 30 MHz	NAK (*1)		
Frequenz auslesen	F (0x46)	kein Parameter notwendig	-	-	Frequenz (4 Byte)		
			0x00:	Sinus	ACK NAK (*1)		
Signalform einstellen	s (0x73)	Signalform (1 Byte)	0x01:	Dreieck			
			0x02:	Rechteck	NAK (1)		
Simulform qualance	S (0	lucia Devenator active dia	0x03:	Rechteck halbe Frequenz	Simplform (1 Duta)		
Signalform auslesen	S (0x53)	kein Parameter notwendig	-	-	Signatform (1 Byte)		
Sinusfilter schalten	a (0x61)	Filterstatus (1 Byte)	0x00:	Filter einschalten	ACK NAK (*1)		
Status des Sinusfilters auslesen	A (0x41)	kein Parameter notwendig	-	-	Filterstatus (1 Byte)		
PLL-Teilerfaktor einstellen	t (0x74)	Teilerfaktor (2 Byte)	Bereich:	1-2048	ACK NAK (*1)		
PLL-Teilerfaktor auslesen	T (0x54)	kein Parameter notwendig	-	-	Teilerfaktor (2 Byte)		
DLL Offect singtallan	a (061)	Officiat (/ Dute usersisters habetat)	Auflösung:	0,1 kHz	АСК		
PLL-Offset einstellen	0 (UX6T)	Offset (4 Byte vorzeichenbenaftet)	Bereich:	-2,0 GHz - +2,0 GHz	NAK (*1)		
PLL-Offset auslesen	0 (0x4f)	kein Parameter notwendig			Offset (4 Byte vorzeichenbehaftet)		
Kalibrierwert des Oszillators einstellen	k (0x6b)	Kalibrierwert (8 Byte)	Auflösung: Bereich:	0,01 Hz 66,109 MHz – 68,109 MHz	ACK NAK (*1)		
Kalibrierwert des Oszillators auslesen	K (0x4b)	kein Parameter notwendig	-	-	Kalibrierwert (8 Byte)		
	w (0x77)	Startfraguenz (4 Duta)	Auflösung:	0,01 Hz	ACK NAK (*1)		
		Startfrequenz (4 byte)	Bereich:	0,25 Hz – 30 MHz			
Wobble-Modus konfigurieren		Stoppfrequenz (4 Byte)	Auflösung:	0,01 Hz			
			Bereich:	0,25 Hz – 30 MHz			
		Wobblefrequenz (2 Byte)	Auflosung:	0,1 Hz			
				normaler Betriebsmodus			
Potviohemodus einstellen	e (0x65)	Madua (1 Puta)	0×01.	Webble Medus	ACK NAK (*1)		
Betriebsmodus emstellen		Modus (1 byte)	0.00	wobble-modus			
			0x02:	Modulations-Modus			
Betriebsmodus auslesen	E (0x45)	kein Parameter notwendig	-	-	Modus (1 Byte)		
		Minimalfrequenz (4 Byte)	Auflösung:	0,01 Hz			
Minimal-/Maximalfrequenz einstellen	c (0x63)		Auflösung:	0,25 Hz - 30 MHz	ACK (*2)		
		Maximalfrequenz (4 Byte)	Bereich:	MinFreq. – 30 MHz			
Frequenzschrittweite			Auflösung:	0,01 Hz			
einstellen	z (0x7a) Frequenzschrittweite (4 Byte)		Bereich:	0,25 Hz – 30 MHz	ACK (*2)		
Frequenzschrittweite auslesen	Z (0x5a)	kein Parameter notwendig	-	-	Frequenzschrittweite (4 Byte)		
Kalibrierte Amplitude einstellen	g (0x67)	Spitze-Spitze-Spannung (2 Byte)	Auflösung:	1 mV	ACK (*2)		
			Dereich:				
Amplitude digital einstellen	d (0x64)	Amplitude digital (2 Byte)	Bereich:	0 - 16.383 Dieser Wert steuert direkt den DAC	ACK (*2)		
Reset auf Werkseinstellungen	r (0x72)	kein Parameter notwendig	-	-	АСК		

Spezielle Befehle des DDS30

Beschreibung	Befehl	Parameter (Anzahl der Byte)	Parameterir	nformationen	Antwort
Modulations-Mode konfigurieren	m (0x6d)	Konfigurationswert (1 Byte) Frequenzhub (8 Byte) Phasenhub (2 Byte) Amplitudenhub (1 Byte) Modulationsfrequenz	Bit 0: Bit 1: Bit 2 & Bit 3 Auflösung: Bereich: Auflösung: Bereich: Auflösung: Bereich: Auflösung:	AM-Mode 0: inaktiv 1: aktiv Modulationsquelle 0: intern 1: extern Bit 3 = 0; Bit 2 = 0: FSK Bit 3 = 0; Bit 2 = 1: PSK Bit 3 = 1; Bit 2 = 1: PSK 0,01 Hz -30 MHz - +30 MHz 1° 0 - 359° 1 % 0 % - 100 % 0,1 Hz	ACK NAK (*1)
Aktuelle Konfiguration oder Speicherplatz programmieren	p (0x70)	Speicherplatz (1 Byte)Frequenz (4 Byte)Minimalfrequenz (4 Byte)Maximalfrequenz (4 Byte)Schrittweite (4 Byte)Wobble-Startfrequenz (4 Byte)Wobble-Stoppfrequenz (4 Byte)Wobble-Stoppfrequenz (2 Byte)Signalform (1 Byte)Modulations- konfiguration (1 Byte)FSK-Frequenzhub (8 Byte)PSK-Phasenhub (2 Byte)Modulations- frequenz (2 Byte)Konfigurationswert (1 Byte)PLL-Faktor (2 Byte)PLL-Faktor (2 Byte)PLL-Offset (4 Byte)	0: 1-10: Auflösung: Bereich: Auflösung: Bereich: Auflösung: Bereich: Auflösung: Bereich: Auflösung: Bereich: Auflösung: Bereich: Siehe Signald Siehe Modula Auflösung: Bereich: Auflösung: Bit 0: Bit 2 & Bit 1: Bereich: Auflösung: Bereich: A	aktuelle Konfiguration Speicherplatz 0,01 Hz 0,25 Hz - 30 MHz 0,01 Hz 0,25 Hz - 30 MHz 0,01 Hz 0,025 Hz - 30 MHz 0,01 Hz 0,01 Hz 0,025 Hz - 30 MHz 0,1 Hz 0,1 - 20 Hz form einstellen ation-Modus konfigurieren 0,01 Hz -30 MHz - +30 MHz 1° 0 - 359° 0,1 Hz 1 - 1.000 Hz ne Modulation Status des Sinusfilters Bit 0 = 0: inaktiv Bit 0 = 1: aktiv Betriebsmodus Bit 2 = 0: Bit 1 = 0: Standard-Modus Bit 2 = 0: Bit 1 = 1: Wobble-Modus Bit 2 = 1: Bit 1 = 0: Modulations-Modus Bit 2 = 1: Bit 1 = 0: Modulations-Modus 0,1 Hz <td>ACK (*2)</td>	ACK (*2)
Aktuelle Konfiguration oder Speicherplatz auslesen PC-Verbindung manuell beendet	P (0×50) B (0×42)	PLL-Offset (4 Byte) Speicherplatz (1 Byte) kein Parameter notwendig	Bereich: -2,0 GHz - +2,0 GHz 0: aktuelle Konfiguration 1-10: Speicherplatz		Frequenz (4 Byte) Minimalfrequenz (4 Byte) Maximalfrequenz (4 Byte) Schrittweite (4 Byte) Amplitude (2 Byte) Wobble-Startfrequenz (4 Byte) Wobble-Startfrequenz (4 Byte) Wobble-Frequenz (2 Byte) Signalform (1 Byte) Modulations- konfiguration (1 Byte) FSK-Frequenzhub (8 Byte) PSK-Phasenhub (2 Byte) Modulationsfrequenz (2 Byte) Konfigurationswert (1 Byte) PLL-Faktor (2 Byte) PLL-Offset (4 Byte)

Spezielle Befehle des DDS130

	Beschreibung	Befehl	Parameter (Anzahl der Byte)	Parameteri	nformationen	Antwort	
			(Bit 0:	AM-Mode 0: inaktiv 1: aktiv		
			Konfigurationswert (1 Byte)	Bit 1:	Modulationsquelle 0: intern 1: extern		
				Bit 2:	Amplitudenmoduliert 0: nein 1: ja		
				Bit 2 & Bit 3:	Bit 3 = 0; Bit 2 = 0: FSK Bit 3 = 0; Bit 2 = 1: PSK Bit 3 = 1; Bit 2 = X: ASK		
	Modulations-Mode	m (0x6d)	Frequenzhub (8 Byte)	Auflösung: Bereich:	0,01 Hz -30 MHz - +30 MHz	ACK NAK (*1)	
	Konnguneren		Phasenhuh	Auflösung:	1°		
			(2 Byte)	Bereich:	0 - 359°		
			Amplitudenhub (1 Byte)	Bereich:	1 % 0 % - 100 %		
			Modulationsfrequenz (2 Byte)	Auflösung: Bereich:	0,1 Hz 1 – 5000 Hz		
			Frequenz (4 Byte)	Auflösung: Bereich:	0,01 Hz 0,25 Hz – 30 MHz		
			Minimalfrequenz (4 Byte)	Auflösung:	0,01 Hz		
			Maximalfrequenz	Auflösung:	0,01 Hz		
			(4 Byte)	Bereich:	MinFreq. – 30 MHz		
			Schrittweite	Auflösung:	0,01 Hz		
			(4 Byte)	Bereich:	0,25 Hz – 30 MHz		
			Wobble-Startfrequenz	Auflosung:	0,01 Hz		
			(4 Byte)	Bereich:	0,25 HZ - 30 MHZ		
			(4 Byte)	Rereich	0.25 Hz = 30 MHz		
			Wobble-Frequenz	Auflösung.	0.1 Hz		
			(2 Byte)	Bereich:	0,1 – 20 Hz		
			Signalform (1 Byte)	siehe Signal	form einstellen		
	Aktuelle Konfiguration	p (0x70)	Modulations- konfiguration (1 Byte)	siehe Modul	ation-Mode konfigurieren	ACK (*2)	
	programmeren		FSK-Frequenzhub	Auflösung:	0,01 Hz		
5			(8 Bytes)	Bereich:	-30 MHz – +30 MHz		
Ц С			PSK-Phasenhub (2 Bytes)	Auflosung: Bereich:	1° 0° – 359°		
<u>ر</u>			Modulationsfrequenz (2 Bytes)	Auflösung: 0,1 Hz	0,1 Hz		
Ę				Bereich:	1 Hz – 5000 Hz		
Ę				nur für inter	rne Modulation		
ē				Bit 0: Bit 2 & Bit 1:	Status des Sinusfilters		
let					Bit $0 = 0$: inaktiv Bit $0 = 1$: aktiv		
Ъ			Konfigurationswert (1 Byte)		Betriebsmodus		
a D					Bit $2 = 0$: Bit $1 = 0$: Stalluaru-Modus Bit $2 = 0$: Bit $1 = 1$: Wobble-Modus		
ũ				510 1.	Bit $2 = 0$. Bit $1 = 1$. Wobble-Houds Bit $2 = 1$. Bit $1 = 0$. Modulations-Modus		
jt			PLL-Faktor (2 Byte)	Bereich:	1–2048		
3				Auflösung:	0,1 kHz		
Б			PLL-Offset (4 Byte)	Bereich:	-2,0 GHz – +2,0 GHz		
-U-						Version (2 Byte)	
ZG.						Frequenz (4 Byte)	
<u>0</u>						Minimalfrequenz (4 Byte)	
е-						Maximalfrequenz (4 Byte)	
ē						Schrittweite (4 Byte)	
bare B						Amplitude (2 Byte)	
						Wobble-Startfrequenz (4 Byte)	
	Aktuelle Konfiguration		kein Parameter			Wobble-Frequenz (2 Byte)	
üg	auslesen	P (0x50)	notwendig			Signalform (1 Byte)	
Lf						Modulations-	
Š						konfiguration (1 Byte)	
ö						FSK-Frequenzhub (8 Byte)	
						PSK-Phasenhub (2 Byte)	
elle elle						Konfigurationswort (1 Buta)	
DG						PLL-Faktor (2 Buto)	
μ						PII-Offset (4 Ryte)	
						Le onset (4 byte)	

*1: Parameter falsch oder außerhalb des Wertes

^{*2:} Es erfolgt keine Bereichskontrolle der einzelnen Parameter!