

# GreenPAK™-System

Jeder Hardwareentwickler stand schon einmal vor dem Problem, dass sein Design kurzfristig geändert werden muss. Sei es, weil sich die Anforderungen geändert haben, weil ein Fehler behoben werden muss oder weil ein Feature vergessen wurde. Meistens endet dies mit einer größeren Operation auf der Platine oder einem Re-Design des Boards. Der Hersteller Renesas bietet mit seinen GreenPAK™-Systemen für dieses Problem eine einfache Lösung, die in diesem Beitrag vorgestellt wird.



# GreenPAK™



programm, werden die einzelnen Funktionsblöcke zu einem Design zusammengefügt – praktisch! Die grafische Benutzeroberfläche „Go Configure™ Software Hub“ lässt sich kostenlos von der Webseite des Herstellers herunterladen ([Go Configure Software](#)). Mit dieser Anwendung können Designs mit allen verfügbaren GreenPAKs™ erstellt werden. Eine ausführliche Anleitung zur Anwendung ist [hier](#) zu finden. **Bild 2** zeigt die Startseite der Softwareumgebung.

Neben dem reinen Schaltungsdesign kann die Software auch zur Simulation und Hardwareevaluierung genutzt werden. Die einzelnen, erstellten

Funktionsblöcke lassen sich so einfach konfigurieren, aktivieren und auch deaktivieren. Für die Schaltungssimulation stellt die Anwendung passive Bauteile wie Widerstände, Kondensatoren und Induktivitäten bereit. Damit kann auch eine externe Beschaltung berücksichtigt werden. Neben den passiven Bauteilen können selbstverständlich auch aktive Bauelemente wie Bipolartransistoren, MOS-Feldeffekttransistoren usw. angebunden werden. Die aktiven Komponenten können mithilfe von SPICE-Modellen beschrieben und entsprechende Modelle importiert werden. **Bild 3** zeigt ein neu angelegtes Projekt im Arbeitsbereich der Software „Go Configure“. Im Folgenden werden die wichtigsten Hauptfunktionsblöcke beschrieben, die in der Software zur Verfügung stehen. Sie werden hier als „Makrozellen“ bezeichnet.

Part Number	DS	VDD (V)	VDD2 (V)	Temperature (°C)	GPIO/GPIO	AEC-Q100
SLG46826V	<a href="#">PDF</a>	2.30 to 5.50	-	-40 to 85	1 1 10	-
SLG46827-AC	<a href="#">PDF</a>	2.30 to 5.50	1.71 to 5.50	40 to 105	2 2 13	Grade 2
SLG46826-EV	<a href="#">PDF</a>	2.30 to 5.50	1.71 to 5.50	-40 to 105	2 2 13	-
SLG46826G	<a href="#">PDF</a>	2.30 to 5.50	1.71 to 5.50	-40 to 85	2 2 13	-
SLG46826V	<a href="#">PDF</a>	2.30 to 5.50	1.71 to 5.50	-40 to 85	2 2 13	-
SLG46824G	<a href="#">PDF</a>	2.30 to 5.50	1.71 to 5.50	-40 to 85	2 2 13	-
SLG46824V	<a href="#">PDF</a>	2.30 to 5.50	1.71 to 5.50	-40 to 85	2 2 13	-
SLG46881V	<a href="#">PDF</a>	2.30 to 5.50	0.95 to 1.98	-40 to 85	8 8 12	-
SLG46880-AP	<a href="#">PDF</a>	2.30 to 5.50	2.30 to 5.50	-40 to 125	8 8 12	Grade 1
SLG46880V	<a href="#">PDF</a>	2.30 to 5.50	2.30 to 5.50	-40 to 85	8 8 12	-
SLG46880M	<a href="#">PDF</a>	2.30 to 5.50	2.30 to 5.50	-40 to 85	1 1 6	-

**Details**

[ [Datasheet](#) | [Product page](#) | [Application notes](#) | [Resources](#) | [Get samples](#) | [Contact us](#) ]

**Package:**  
STQFN-20

**Supported Development Platforms:**

- Software Simulation
- GreenPAK Serial Debugger (SLG4DVKGSD)
- GreenPAK DIP Development Board (SLG4DVKDIP) + 2x DIP Proto Board SLG46826V (SLG46826V-DIP)
- GreenPAK Advanced Development Board (SLG4DVKADV) + Training Adapter #1 (SLG4TA20SP-SLG46826), is optional + GreenPAK TQFN-20 #4 (SLG4SA20SP-20x30)
- GreenPAK Lite Development Board (SLG4DVKLITE) + Training Adapter #1 (SLG4TA20SP-SLG46826), is optional + GreenPAK TQFN-20 #4 (SLG4SA20SP-20x30) + 2x DIP Proto Board SLG46826V (SLG46826V-DIP), is optional

**Description:**  
The SLG46826V/G provides a small, low power component for commonly used mixed-signal functions. The user creates their circuit design by programming the multiple time Non-Volatile Memory (NVM) to configure the interconnect logic, the I/O Pins and the macrocells of the SLG46826V/G. This highly versatile device allows a wide variety of mixed-signal functions to be designed within a very small, low power single integrated circuit. The macrocells in the device include the following:

- Two High Speed General Purpose Rail-to-Rail ACMPs;

Bild 2: Die Startseite der Software

The screenshot shows the workspace of the Go Configure Software Hub v.6.46. The main window displays a schematic diagram of a circuit. The left sidebar contains a 'Schematic Library' with various components categorized under 'Basic', 'Sources', 'Diodes', 'Stepper Motors', 'BJTs', 'MOSFETs', 'NPN', 'PNP', 'NIMOS', and 'PMOS'. The right sidebar shows a 'Component List' with a tree view of components including 'I/O Pins', 'Analog Comparators', and 'External Components'. The main workspace shows a circuit diagram with components like resistors, capacitors, and voltage sources connected to a central component.

Bild 3: Der Arbeitsbereich mit Beschaltungsmöglichkeit

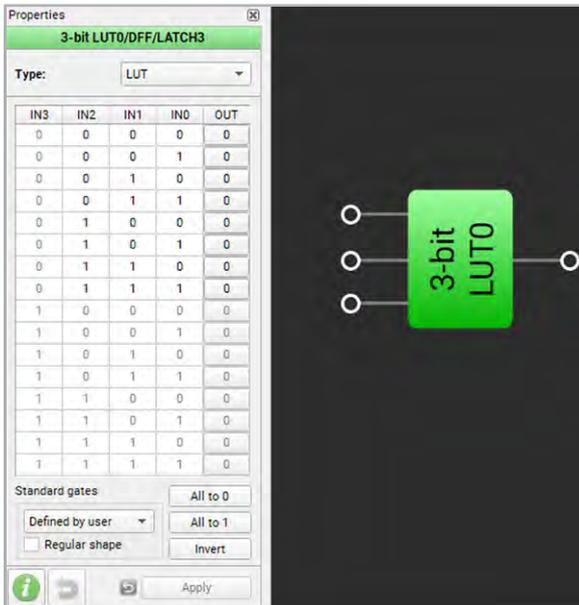


Bild 4: Die Logikfunktion eines ODER-Gatters

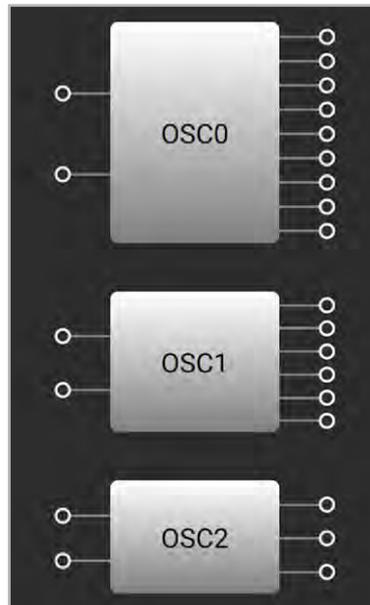


Bild 5: Darstellung der Oszillatoren

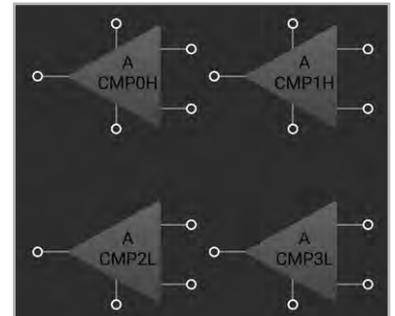


Bild 6: Komparatoren in der Software

**LUT-Makrozelle**

Den breitesten Anwendungsbereich haben die digitalen Funktionsblöcke wie z. B. LUTs (Look-up-Tabellen). Diese Makrozelle wird genutzt, um Digitallogik mit zwei, drei oder auch vier Eingängen und einem Ausgang zu erstellen. Die Konfiguration erfolgt in der Software, wie in Bild 4 gezeigt, und kann beliebige Eingangs-/Ausgangskombinationen aufweisen. Der Großteil dieser Makrozellen wird jedoch als Standardgatter verwendet wie z. B. UND- und ODER-Gatter oder Multiplexer („MUX“). Daher bietet die Software die Möglichkeit, die LUT-Blöcke in der Software automatisch in ein Standardgatter zu konvertieren.

**Oszillatoren**

Die meisten GreenPAKs™ sind mit zwei Oszillatoren (Bild 5) ausgestattet. Die wichtigsten Oszillatoren sind hier ein 2-kHz-Oszillator mit geringer Leistungsaufnahme, ein 2-MHz- sowie ein 25-MHz-Oszillator. Jeder Oszillator verfügt über mehrere Ausgänge und Vorteiler, die eine große Flexibilität bei der Takterzeugung ermöglichen.

Mit der Auto-Power-Funktion kann der Oszillator abgeschaltet werden, wenn er nicht benötigt wird. Dies hilft bei der Entwicklung stromsparender Applikationen.

**Analoge Komparatoren**

In fast jedem GreenPAK™ finden sich auch ein oder zwei analoge Komparatoren (Bild 6). Hierbei ist zu beachten, dass die Eingänge IN+ und IN- nicht frei einem Eingangs-PIN zugeordnet werden können. Diese Komparatoren sind über die Interconnect-Matrix festen Eingangspins im IC zugewiesen. In der Software wird dies durch einen orangefarbenen Anschluss bzw. eine orangefarbene PIN-Bezeichnung angezeigt.

Der negative Eingang IN- lässt sich an eine interne oder externe Referenzspannung anschließen. Die interne Referenzspannung ist in 32-mV-Schritten von 32 mV bis 2016 mV variierbar. Der Ausgang des Komparators kann hingegen frei auf einen beliebigen I/O-Pin gelegt werden.

**Eingänge und Ausgänge I/Os**

Ein weiterer Vorteil der GreenPAKs™ ist die Vielzahl an I/O-Optionen, die je nach PIN und Version variieren können. Die Ausgänge lassen sich generell als Push-Pull oder Open-Drain entweder in NMOS- oder PMOS-Konfiguration definieren (Bild 7). Zusätzlich besteht die Möglichkeit, die Treiberfähigkeit am Ausgang um den Faktor zwei zu erhöhen. Des Weiteren können Ausgänge mit Pull-up- und Pull-down-Widerständen mit den Werten 10 kΩ, 100 kΩ und 1 MΩ bereits intern beschaltet werden. Auch für die Eingänge stehen diverse Optionen zur Verfügung, so z. B. Digital-INS, Digital-INS mit Schmitt-Trigger, Low-Voltage-Digital-INS und Analog-INS, die z. B. auch als Eingangsbeschaltung für die analogen Komparatoren genutzt werden.

**Asynchronous State Machine (ASM)**

Einige GreenPAKs™ oder Power GreenPAKs™ enthalten eine „Asynchronous State Machine“, kurz ASM, mit wahlweise 8 oder 12 Zuständen. Der Vorteil der ASM ist, dass sie nur auf Eingangssignale reagiert. Es ist daher kein Taktsignal nötig, was einen geringen Stromver-

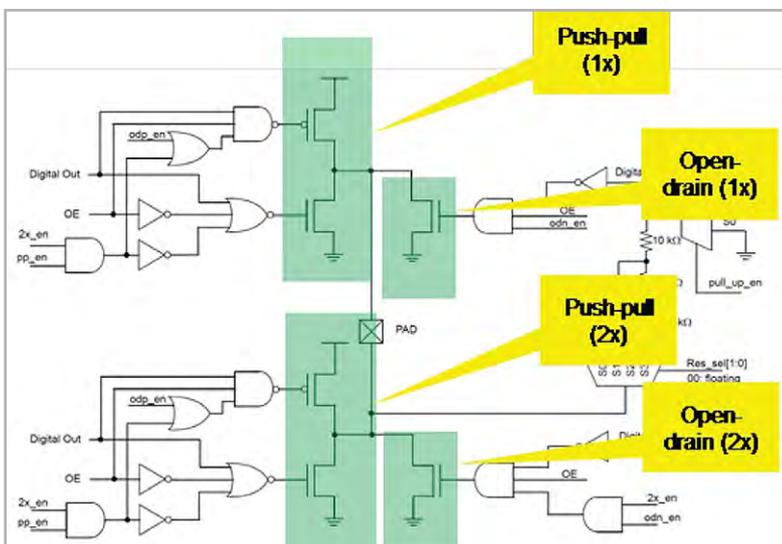


Bild 7: Eine typische Beschaltung der I/O-Bereiche

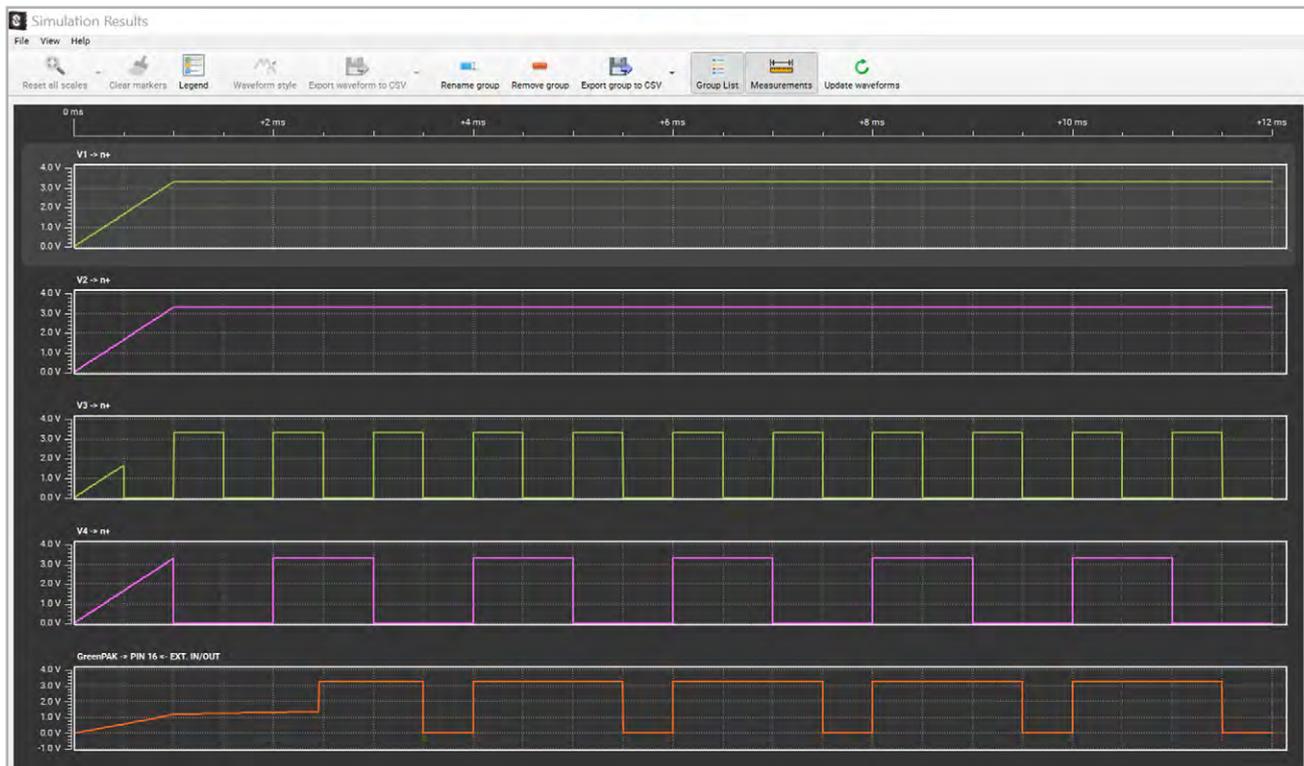


Bild 8: Spannungsdarstellung im Simulator

brauch zur Folge hat. Dies führt zu einem Verbrauch von weniger als  $1 \mu\text{A}$  im Stand-by – die Makrozelle benötigt nur während der Statusänderung Strom. Die Eingangssignale müssen nicht miteinander synchronisiert werden, da die Makrozelle auf das erste gültige Signal für eine Zustandsänderung reagiert.

### Simulation und Emulation

Wenn der Schaltungsentwurf in der Software abgeschlossen ist, bestehen zwei Möglichkeiten, das Design auf einfache Weise zu überprüfen. Die erste Möglichkeit stellt dabei die Schaltungssimulation dar, die zweite ist die Emulation. Die Unterschiede werden nachfolgend beschrieben. Die Schaltungssimulation simuliert den Betrieb der Schaltung in einer optimalen Umgebung, ohne dabei ein GreenPAK™ oder Evaluationsboard physikalisch zu benötigen. In diesem Fall kann zwischen einer Transi-

enten-Simulation und einer parametrischen DC-Simulation gewählt werden. Bild 8 zeigt ein Beispiel einer grafischen Darstellung der Simulationsergebnisse.

**Hinweis:** Wie bei jeder Simulation ist zu beachten, dass nicht alle möglichen Faktoren eines realen Systems abgebildet werden können und es ggf. zu Abweichungen kommen kann.

Die Emulation erlaubt zusammen mit einem Evaluationsboard und einem GreenPAK™-IC eine direkte Überprüfung der Schaltung mit der Hardware, ohne das IC direkt programmieren zu müssen. Damit hat man eine einfache Möglichkeit, seine Schaltung sukzessive zu optimieren. Im Emulationsmodus wird das aktuelle Projekt zwar in den GreenPAK™ geladen, das IC aber nicht programmiert. Über die Software können dann anschließend die Ein- und Ausgänge beschaltet sowie gemessen werden.



Bild 9: Mögliche Sockeladapter DIP-Basis und Zero-Force

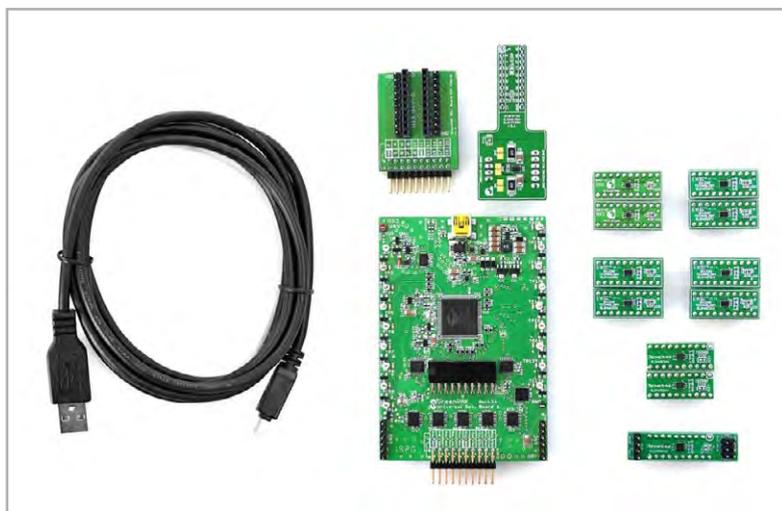


Bild 10: Das Development-Kit

## Die Programmierung des Chips

Für die endgültige Programmierung eines GreenPAK™ wird zusätzlich ein Evaluationsboard benötigt. Eine gängige Methode für einen ersten Prototypen ist die Verwendung des GreenPAK™-DIP-Adapters. Dieser besteht bereits aus einem aufgelöteten GreenPAK™ und passt die Anschlüsse hiermit auf DIP an. Dies vereinfacht die Erstellung von Prototypen, da die GreenPAK™-DIP-Adapter auf lötfreien Breadboards, also Experimentierplatinen, eingesetzt werden können.

Die zweite Möglichkeit der Programmierung ist die Verwendung eines produktspezifischen Sockeladapters. Der zu programmierende GreenPAK™ wird in sogenannte Zero-Force-Sockel gelegt und kann daraufhin programmiert werden. Bild 9 zeigt einen solchen Zero-Force-Sockel (rechts) sowie einen Sockel auf DIP-Basis (links).

## Evaluationsboards

Wie bereits erwähnt, wird ein Evaluationsboard zum Überprüfen und zum Flashen des GreenPAKs™ benötigt. Bild 10 zeigt hier ein Development-Kit, das bereits eine große Auswahl an GreenPAKs™ sowie ein Development-Board enthält und dessen Aufbau im Folgenden beschrieben wird.

Am Socket-Connector werden wahlweise der Programmiersockel bzw. über den DIP-Adapter die zu testenden oder zu programmierenden GreenPAKs™ kontaktiert. Die 18 individuell konfigurierbaren Testpunkte für die einzelnen Pins sind nach außen geführt und mit einer zusätzlichen LED beschaltet. An diesen Testpunkten können auch Tastköpfe für Oszilloskope zur Messung eingesetzt werden.

Eine Besonderheit des Development-Boards (Bild 11) stellt die Möglichkeit der Versorgung mit zwei unterschiedlichen Versorgungsspannungen dar. Mit diesem Board ist sowohl In-System-Debugging als auch In-System-Programming möglich. Der Expansion Connector ermöglicht die Integration in eine bestehende Schaltung oder die Überwachung von Signalen. Zusätzlich besteht für Testzwecke die Möglichkeit, bis zu drei verschiedene Testsignalgeneratoren an die spezifischen Testpunkte anzuschließen. Hierbei handelt es sich um einen Signalgenerator, einen Logikgenerator und einen I<sup>2</sup>C-Schnittstellengenerator.

Der Signalgenerator erzeugt analoge Signale wie Konstantpegel, Sinus- oder auch Trapezsignale. Zusätzlich besteht die Möglichkeit, benutzerdefinierte Signale zu erzeugen. Der I<sup>2</sup>C-Generator erlaubt,

basierend auf zwei Logikgeneratoren, das Erzeugen von I<sup>2</sup>C-Signalen. Detailliertere Informationen sind dem Benutzerhandbuch bzw. dem Datenblatt zum [Advanced Development Board](#) zu entnehmen.

## Das Kochbuch

Um interessierten Anwendern den Einstieg in das Design mit GreenPAKs™ zu erleichtern, kann auf der Internetseite des Herstellers ein sogenanntes „GreenPAK™ Cookbook“ heruntergeladen werden. Dieses Kochbuch ist in zwei Bereiche gegliedert. Der erste Teil enthält Informationen zur grundsätzlichen Vorgehensweise, der zweite Teil stellt einfache Applikationen vor, die sich mit den GreenPAKs™ entsprechend umsetzen lassen.

Alle im Kochbuch vorgestellten Applikationen können zudem von der Webseite heruntergeladen und per Software den eigenen Anforderungen entsprechend angepasst werden.

Neben dem Kochbuch gibt es außerdem eine Vielzahl an Applikationsschriften. Auch hier können die erstellten GreenPAK™-Designs von der Webseite heruntergeladen werden. Wem diese Beschreibung immer noch nicht ausreicht, dem stehen zudem ein Forum, diverse Videos, FAQs und verschiedene Referenzschaltungen zur Verfügung.

## Zusammenfassung und Ausblick

Das GreenPAK™-System von Renesas bietet Anwendern eine optimale Lösung für Anwendungen, bei denen geringe Leistungsaufnahme, reduzierte Bauteilauswahl und Flexibilität im Schaltungsdesign gefragt sind. Die Stärken liegen hier vor allem in der einfachen Programmierbarkeit, der Mixed-Signal-Funktionalität und der generellen Simulationsmöglichkeit, ohne dass Hardware geflasht und damit programmiert werden muss.

Ein kommender Beitrag wird einen spezifischen Anwendungsfall ausführlich beschreiben. **ELV**

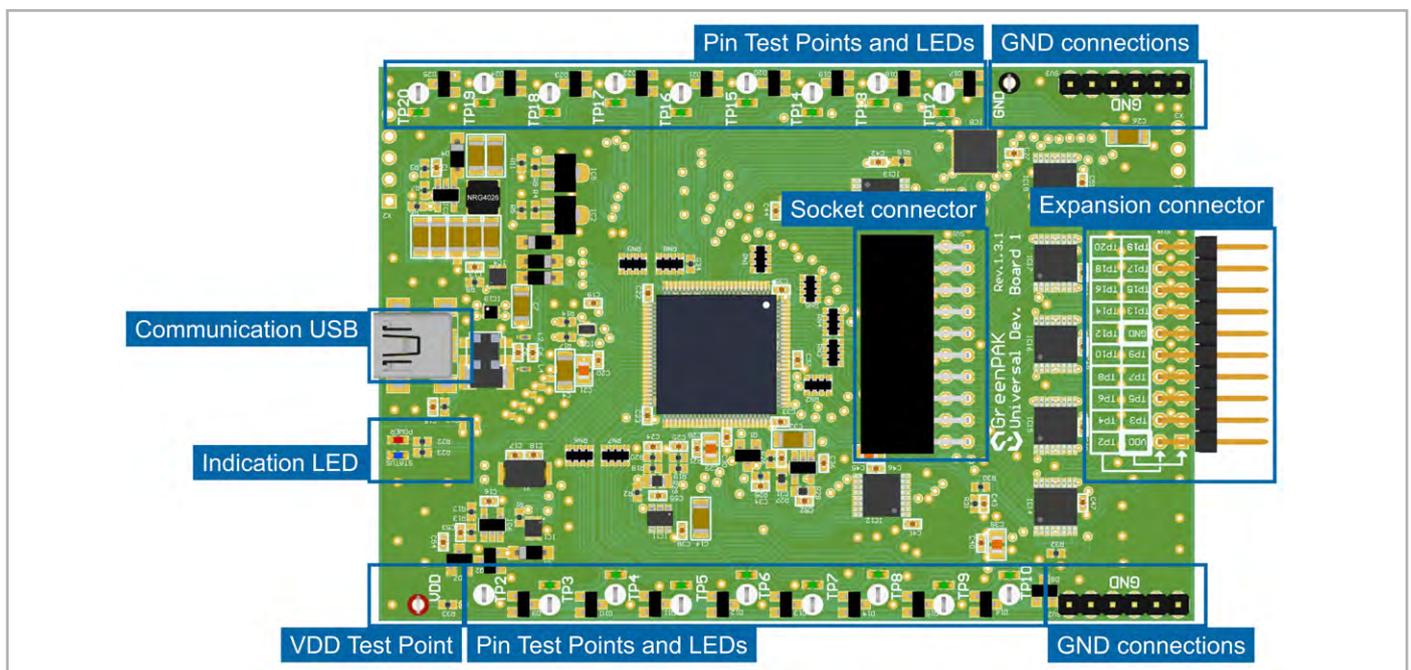


Bild 11: Aufbau des Development-Boards